

⑨日本国特許庁

公開実用新案公報

⑩実開昭50-128657

⑪Int.Cl.²

H 05 K 3/30
H 05 K 1/04
H 05 K 1/16

⑫日本分類

59 G 4
59 G 402
59 G 0

庁内整理番号

6819-57
5334-57
5334-57

⑬公開 昭50(1975)・10.22

審査請求 未請求(全3頁)

⑭厚膜チップ部品の電極

⑮実 願 昭49-38728

⑯出 願 昭49(1974)4月6日

⑰考 案 者 外山立郎

横浜市戸塚区吉田町292株式会

社日立製作所横浜工場内

同 中村成身

同所

同 金児健司

同所

⑱出 願 人 株式会社日立製作所

東京都千代田区丸の内1の5の1

⑲代 理 人 弁理士 中村純之助

⑳実用新案登録請求の範囲

厚膜チップ部品表面に形成した電極において、

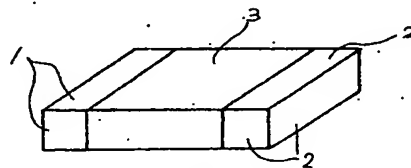
当該同一電極に基板にハンダ付けされる面を少なくとも2面設けたことを特徴とする厚膜チップ部品の電極。

図面の簡単な説明

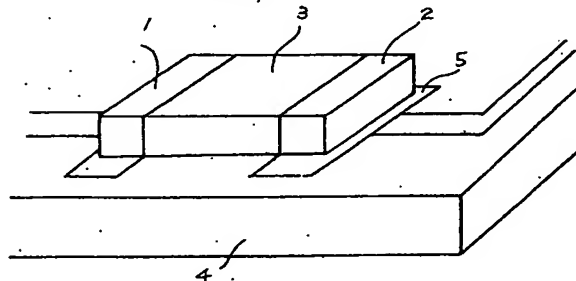
第1図は従来技術になる厚膜チップ部品の電極構造を示す説明図、第2図は第1図のチップ部品を本体の基板に密着状態で取付けた状況を示す説明図、第3図は同じく第1図のチップ部品を本体の基板から浮かして取付けた状況を示す説明図、第4図は本考案になる電極を本体基板に取付けた状況を示す説明図、第5図、第6図および第7図は本考案になる電極を分割する方法を示す説明図。

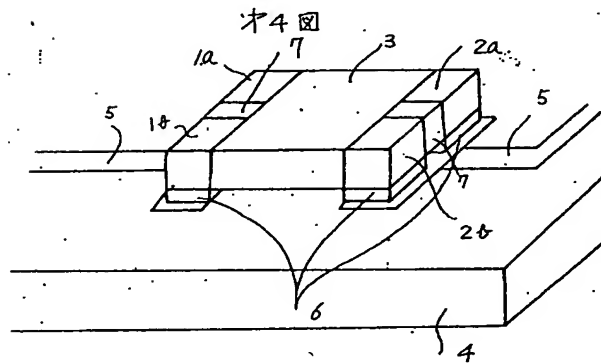
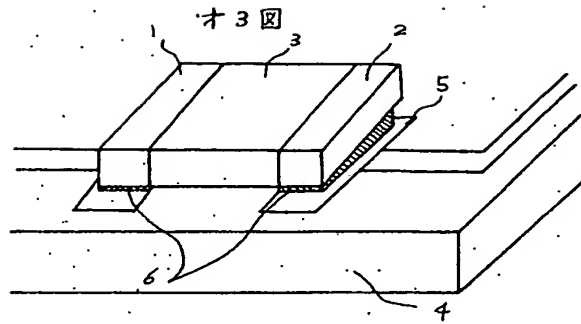
1, 2, 1a, 1b, 2a, 2b……電極、3……チップ部品、4……本体の基板、5, 5a, 5b, 51a, 51b, 52a, 52b……導体、6……ハンダの盛り部分、7……ハンダの付かない部分、10……ソルダレジスタ。

オ1図

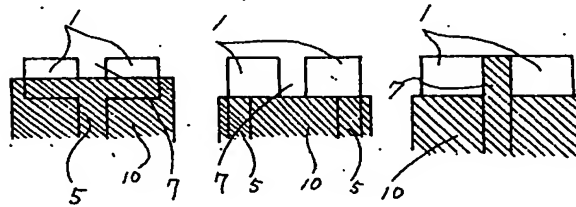


オ2図

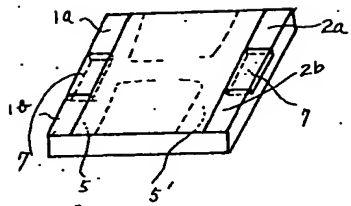




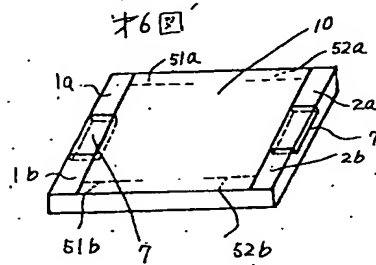
才5図(本発案) 才6図(本発案) 才7図(本発案)



付図 斜視図
才5図



才6図



才7図

